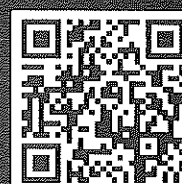


SONY

ソニーLSIデザイン株式会社 求人票

- 事業内容 半導体の設計・開発・応用技術 ■設立 1986年6月25日
- 資本金 1億円 (ソニーセミコンダクタソリューションズ(株)100%出資)
- 社員数 2,200名 (2020年10月1日現在) ■会社HP <https://www.sony-semicon.co.jp/>
- 事業所 本社 (神奈川県厚木市)、福岡事業所 (福岡市)
- 募集人員 100名以上 (予定)
- 募集職種 <集積回路 (イメージセンサー、LSI等) 設計> デジタル、アナログ、画素、バックエンド設計等
<ソフトウェア設計> ファームウェア設計、アプリケーション開発等
<評価、測定、評価システム開発、応用技術> テスト、評価、デモシステム (基板、FPGA) 開発等
<設計環境・インフラ開発> 設計環境 (EDA) 開発、設計用インフラ構築・管理
※一部の職種は、ソニーセミコンダクタソリューションズ株式会社へ出向となる場合がございます。
- 募集対象学科 理系各学科 (電気、電子、情報、通信、物理、物性、機械、化学等)
※学校推薦は修士了、学部卒、高専卒全て受付けております。
- 応募資格 2022年3月 (または2021年9月) 卒業・大学院修了見込みの方 (障がい者採用も受付けています)
- 応募方法 まずはソニーグループ共通新卒採用マイページに登録してください
1) 通常応募 2) コース別応募 の2種類があります。
※詳細は、別紙もしくは当社採用HPをご確認ください。
※いずれの応募でも学校推薦、自由応募両方を受け付けています。
<https://www.sony-semicon.co.jp/jobs/slsi/>
- 選考内容 書類選考・適性試験・面接 (学校推薦の場合、面接回数が少なくなります ※3月中の応募のみ)
- 初任給 修士了: 252,000円 学部卒: 225,000円 高専卒: 202,000円 (2020年7月実績)
- 賞与 賞与: 年2回 (6、12月)
- 勤務時間 月間フレックスタイム制 (標準労働時間8時間、休憩時間1時間、コアタイム10:00~14:50)
- 休日・休暇 年間休日128日 (完全週休2日制 (土・日)、年末年始、個人別休日 ※2021年度 4日)
年次有給休暇 (初年度15日付与)、育児休暇 (20日間、給与支給)、産前産後休暇、その他特別休暇
※有給休暇平均取得日数 14日 (2019年度実績)
- 勤務地 本社 (神奈川県厚木市)、福岡事業所 (福岡市)
- 福利厚生 社会保険各種、財形貯蓄制度、持株会、保養所、新入社員独身寮、退職金制度
- 研修制度 新入社員集合研修、新入社員技術研修、専門技術研修、階層別研修、キャリア研修
ヒューマン系研修 (コミュニケーション、ロジカルシンキング等)
- 過去3年間の新卒採用者数 (離職者数)
2020年 93名 (0名) 2019年 65名 (1名) 2018年 32名 (0名)



採用HPはこちら



採用HPはこちら

採用応募アドレス: slsi-saiyou@jp.sony.com

＜本社＞ 〒243-0021 神奈川県厚木市岡田4-16-1

＜福岡事業所＞ 〒814-0001 福岡県福岡市早良区百道浜2-3-2TNC放送会館